

BCRX630_144 マイコン開発セット マニュアル

第1版2015.12.17

第1版

【 製品概要 】

本マニュアルはBCRX630_144 CPUボードのソフトウェア開発を行うために必要なソフトウェアインストール手順、添付CDのサンプルプログラムの動作について解説されています。サンプルプログラムはルネサスエレクトロニクス社が無償で提供する統合開発環境**CS+ for CC**とCコンパイラを使用します。(HEW + Cコンパイラのサンプル、マニュアル(pdf)も同封されています)。本CPUボード開発にはルネサスエレクトロニクス社製E1が必要です。



1. 開発環境、事前準備

1-1. 開発環境

- a : 開発セット 同梱物
- b : BCRX630_144 CPUボードの特徴
- c : デバツカE1
- d : 無償のCS+、RX用Cコンパイラのダウンロード
- e : CDコピー、デバイスドライバD2XXのインストール

1-2. 動作、デバック

- a : CS+起動、コンパイル、書き込み、動作
- b : ブレークポイント設定、レジスタ、変数参照概要
- c : 新しいプログラムを作る

2. サンプルプログラム

- 2-1. sample1 出力ポートのON, OFF
- 2-2. sample2 SIO (USB) でパソコンとやりとり
 - 2-2-1 sample21 SIO (RS232C) でパソコンとやりとり
 - 2-2-2 sample22 EEPROM (25LC256) 読み書き
- 2-3. sample3 A/D変換をUSB出力、RS232C出力
- 2-4. sample4 割り込み
- 2-5. sample5 PWM出力
- 2-6. sample6 三角、対数、平方根関数を使う
- 2-7. sample7 D/Aにsin, cos演算した正弦波を出力する

1-1. 開発環境

a : 開発セット同梱物

RX630_144 CPUボード

CD (サンプルプログラム、デバイスドライバ、ドキュメント)

マニュアル (本誌)

ハードウェアマニュアル

電源ケーブル

Kケーブル (RS232C用)



※開発に必要なルネサスエレクトロニクス社製デバッカE1は同封されておられません。別途が必要です。

b : BCRX630_144 CPUボードの特徴

●RXアーキテクチャコア (32ビットシングルチップCISC 最大165DMIPS 100MHz動作時)、144ピン、R5F5630DDDFB搭載。

●32ビット単精度浮動小数点 (IEEE754準拠)、2種類の積和演算器 (メモリ間、レジスタ間)、32ビット乗算器 (最速1クロックで実行)、5段パイプラインのCISCハーバードアーキテクチャ

●外部クリスタルメイン12.5MHz (最大8通倍100MHz動作)、サブ32.768KHz搭載。

●大容量メモリ内蔵 FLASH 1.5MByte、RAM 128KByte

●コンパクト73×73mmサイズにUSB (FT232RL)、RS232C (ADM3202 2ch)、EEPROM (25LC256 32KByte) IC搭載。

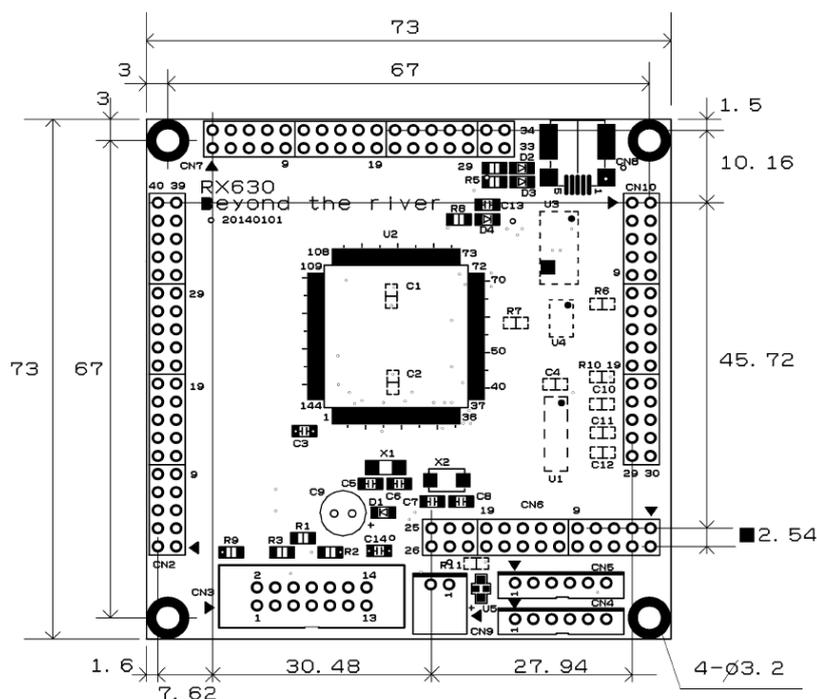
●動作電圧3.3V TYPE 50mA (100MHz動作時)

●豊富な周辺機能

I/Oポート: 入出力117、入力1、内部プルアップ抵抗117、オープンドレイン117、5Vトランラント53、A/D変換器: 12ビット、21ch、D/A変換器: 10ビット2ch、リアルタイムクロック内蔵、シリアル (SCI): 12ch、CANモジュール: 3ch、外部バス拡張 (16ビット)、DMA、強力なタイマ: MTU2 (16bit×6ch)、ウォッチドグタイマ、コンペアマッチタイマ (16bit×2ch)、温度センサ等。

●デバッカE1によるデバック用コネクタ搭載。FINE接続。

基板大きさ



c : E1 デバック



概要

E1 エミュレータは、ルネサス主要マイコンに対応したオンチップデバッグエミュレータです。基本的なデバッグ機能を有した低価格の購入しやすい開発ツールで、フラッシュプログラマとしても使用可能です。

C 言語ソースデバックが可能で、1 行実行、ブレークポイント設定、変数、レジスタ、メモリ参照等々、従来であれば高価な ICE しか出来なかった機能が、安価に実現されています。また、使い方も HEW（統合開発環境）の E8a と同じで、経験があれば半日で、無くても 1 日で必要な操作を会得することが出来ると思います。

マイコンとの通信として、シリアル接続方式（FINE）と JTAG 接続方式の 2 種類に対応しています。使用可能なデバッグインタフェースは、ご使用になるマイコンにより異なります。

また、基本デバッグ機能に加え、ホットプラグイン機能（動作中のユーザシステムに後から E1 エミュレータを接続して、プログラムの動作確認を行うことが可能）を搭載しているため、プログラムのデバッグ・性能評価に大きく貢献できます。

対応MPU

- V850 ファミリ
- RX ファミリ
- RL78 ファミリ
- R8C ファミリ
- 78K ファミリ



E1を購入するとCDが添付されていて、ドライバーのインストールとセルフチェックを行った後に、ネットから開発環境HEWとCコンパイラのダウンロードを行います。

E1/E20 USBドライバのインストール

E1またはE20エミュレータをホストマシンに接続する前に、E1/E20用のUSBドライバをインストールします。[このフォルダ](#)にあるE1USBDRIVER.exeをクリックしてください。

E1/E20のセルフチェック

ご購入後、製品が正しく動作することを、[このフォルダ](#)にあるE1/E20自己診断プログラムE1E20SCP.exeを実行して確認してください。また、ご使用中に不動作し等の問題が発生した場合にも、本プログラムを使用して自己診断を行ってください。

セルフチェックプログラムの実施手順については、[こちら](#)を参照ください。故障による、修理、交換については、ルネサス販社または特約店にお問い合わせください。

対応ソフトウェアのインストール

本製品を使用するためには、ご使用になるマイコンに合わせたソフトウェアをインストールする必要があります。

対応マイコン	コンパイラ(必要)	デバッガ(必要)	フラッシュプログラム (任意)
RXファミリ	RXファミリ用Cコンパイラパッケージ 無償ダウンロード ダウンロードページ	RXファミリ用エミュレータソフトウェア インストールプログラムを特約店にダウンロードが受け取れますので、そのフォルダにあるHewinstMen.exeを実行してください。インストールが始まります。	フラッシュ開発ツールキット 無償ダウンロード ダウンロードページ

c : 無償版CS+, RX用Cコンパイラのダウンロード

プログラムの開発はルネサスエレクトロニクス社の統合開発環境HEWでC言語を用い動作させることができます。CD添付のサンプルプログラムはこの環境下で作成されています。無償版をダウンロードして使用します。

ネット検索で→「RXファミリコンパイラダウンロード」などで以下の画面を表示。

RXファミリ用C/C++コンパイラパッケージ

更新通知登録: Share:

製品 概要 ドキュメント アプリケーションノート/サンプルコード ダウンロード 設計情報/サポート

開発環境
 コーディングツール
 コンパイラ/アセンブラ

キーワード

22件のうち1-10件を表示しています。 表示件数 10 < 1 2 3 >

製品	分類	ソフトウェア名	登録日	説明	備考
RXファミリ用C/C++コンパイラパッケージ					
SuperHファミリ用C/C++コンパイラパッケージ	統合開発環境 e ² studio	統合開発環境 e ² studio 4.2 インストーラ (オンライン用)	Dec.15.15	Eclipseベースの統合開発環境です。コンパイラは別製品のため、別途インストールが必要です。	
RH850ファミリ用Cコンパイラパッケージ					
V850ファミリ用Cコンパイラパッケージ					
V850用ソフトウェアパッケージ [SP850]	統合開発環境 e ² studio	統合開発環境 e ² studio 4.2.0.012 インストーラ (オフライン用)	Dec.15.15	Eclipseベースの統合開発環境です。コンパイラは別製品のため、別途インストールが必要です。	
M32Rファミリ用C/C++コンパイラパッケージ [M3T-CC32R]					
RL78ファミリ用Cコンパイラパッケージ					
RL78. 78Kファミリ用Cコンパイラパッケージ	CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CC V3.02.00 (一括ダウンロード版)	Oct.20.15	CS+ パッケージに含まれるサブパッケージです。デバッグおよび無償評価版コンパイラを含みます。CubeSuite+からのアップデートにも使用できます。対応マイコン: RH850ファミリ, RXファミリ, RL78ファミリ	
R8C, M16Cファミリ用C/C++コンパイラパッケージ					
78K0R用ソフトウェアパッケージ [SP78K0R]					
78K0用ソフトウェアパッケージ [SP78K0]					
78K0S用ソフトウェアパッケージ [SP78K0S]					
78K4用ソフトウェアパッケージ [SP78K4]					
H8SX, H8S, H8ファミリ用C/C++コンパイラパッケージ					
740ファミリ用Cコンパイラパッケージ [M3T-ICC740]	CS+ (旧CubeSuite+)	【無償評価版】統合開発環境 CS+ for CC V3.02.00 (分割ダウンロード版)	Oct.20.15	CS+ パッケージに含まれるサブパッケージです。デバッグおよび無償評価版コンパイラを含みます。CubeSuite+からのアップデートにも使用できます。対応マイコン: RH850ファミリ	
740ファミリ用アセンブラパッケージ [M3T-SRA74]					
4500シリーズ用アプリケーション					

CS+ Cコンパイラ同梱をダウンロードします。

無償版は60日経過後、リンクサイズが128KBと制限されます。
 統合開発環境CS+ for CCとCコンパイラがインストールされます。

d : 開発セット添付CDコピー、デバイスドライバD2XXのインストール

事前にCDの中のホルダを例えばC:\WrokSpace\にコピーしてください。WorkSpaceはCS+をインストールすると自動形成されます。

名前	更新日時	種類	サイズ
RX630_CS+_sample	2015/12/17 17:05	ファイル フォル...	
RX630_HEW_sample	2014/03/13 17:30	ファイル フォル...	
USBDRV	2014/02/25 11:41	ファイル フォル...	
Windows	2014/02/25 11:44	ファイル フォル...	
ドキュメント	2014/03/28 11:15	ファイル フォル...	

RX630_CS+_sampleがCS+ for CC用のサンプルソフトです。

初めて、BCRX630_144 CPUボードをパソコンにUSBミニケーブルで接続するとOSがFT232RLのデバイスドライバを要求してきます。WindowsXPの場合、下記の手順に従ってデバイスドライバのインストールを行ってください。Windows7、8、10では自動検索されて、CDを挿入する間がないものもあります。その結果、正常にインストールできなかった場合、コントロールパネル→システム→デバイスマネージャーで個別のデバイスマネージャーを開き、下記方法を参考に再設定する必要があります。

以下省略

1-2 動作、デバッグ

a : CS+起動、コンパイル、書き込み、動作



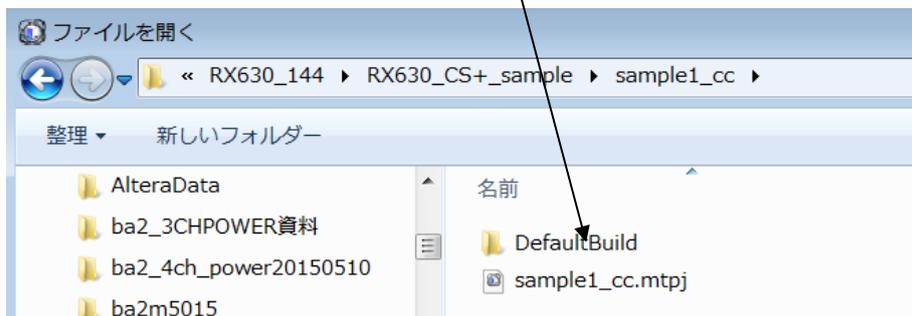
CS+ for CCを起動します。ここでは例としてRX630_CS+_sample¥sample1_ccを動作させます。E1はUSBでパソコンと接続され、E1とCPUボードのCN3がハーネスで接続して下さい。電源はE1から供給しますので電源ケーブルの接続は不要です。写真参照。



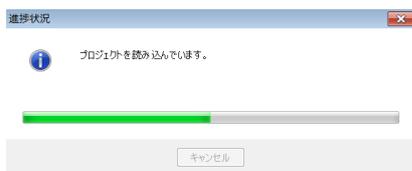
ファイル→ファイルを開く



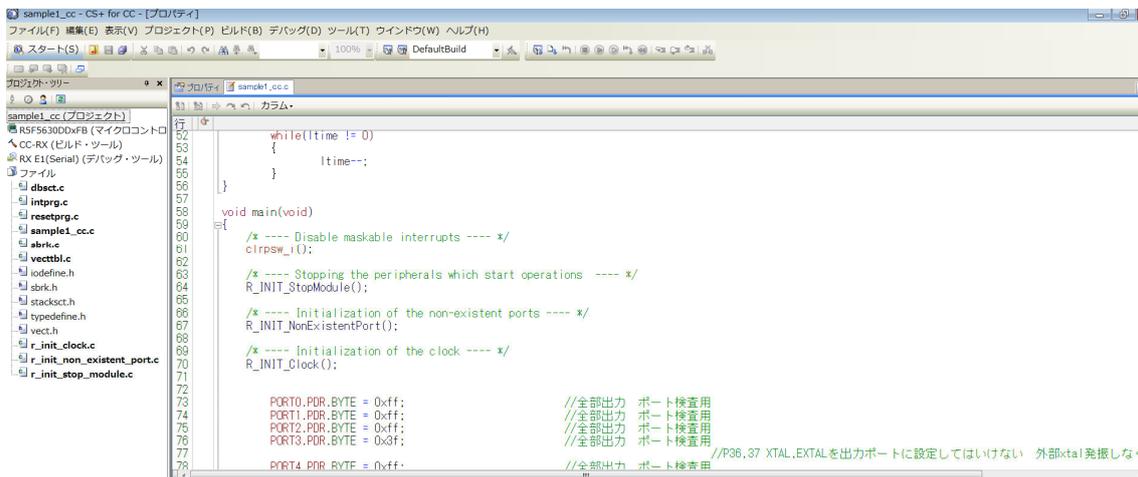
拡張子mtpj ファイルをダブルクリック。



読み込み案内が表示され



例えば以下のように表示されます。

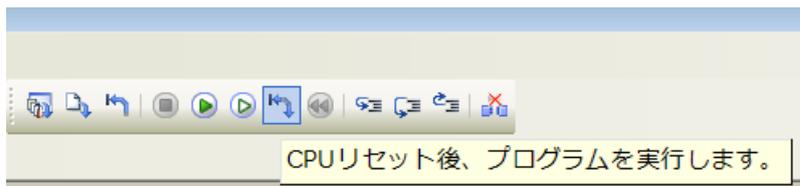


ここまで表示されない場合、E1のインストゥールが正常に終了していない可能性があります。再度確認願います。

次に、「デバック・ツールへプログラムをダウンロード」させます。



「CPUリセット後、プログラム実行」をクリック。

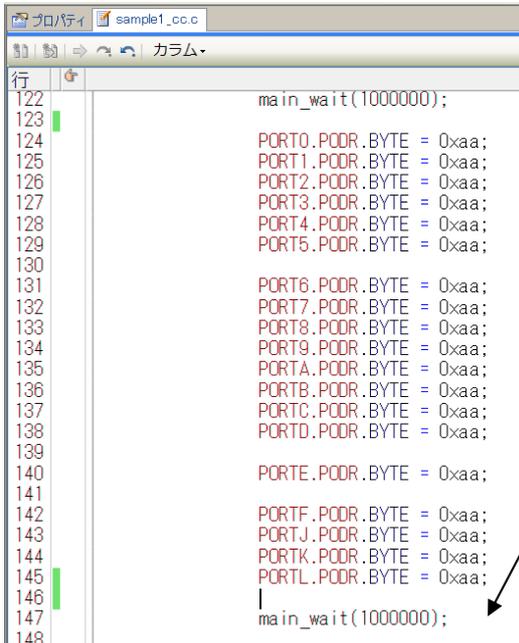


基板上的のLED D4が点滅したら、プログラムが動作しました。



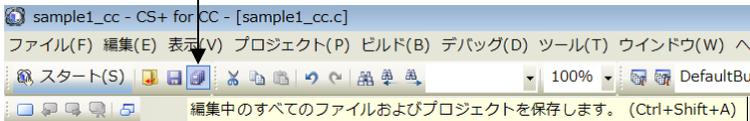
動作中は右下に「RUN」、実行中 と表示されます。

LEDの点滅時間を変更してみます。2箇所のwaitの数値1000000に0を追加してみます。

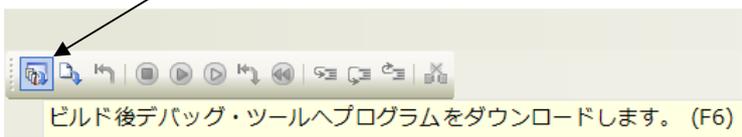


```
122 main_wait(1000000);
123
124 PORT0.PODR.BYTE = 0xaa;
125 PORT1.PODR.BYTE = 0xaa;
126 PORT2.PODR.BYTE = 0xaa;
127 PORT3.PODR.BYTE = 0xaa;
128 PORT4.PODR.BYTE = 0xaa;
129 PORT5.PODR.BYTE = 0xaa;
130
131 PORT6.PODR.BYTE = 0xaa;
132 PORT7.PODR.BYTE = 0xaa;
133 PORT8.PODR.BYTE = 0xaa;
134 PORT9.PODR.BYTE = 0xaa;
135 PORTA.PODR.BYTE = 0xaa;
136 PORTB.PODR.BYTE = 0xaa;
137 PORTC.PODR.BYTE = 0xaa;
138 PORTD.PODR.BYTE = 0xaa;
139
140 PORTE.PODR.BYTE = 0xaa;
141
142 PORTF.PODR.BYTE = 0xaa;
143 PORTJ.PODR.BYTE = 0xaa;
144 PORTK.PODR.BYTE = 0xaa;
145 PORTL.PODR.BYTE = 0xaa;
146 |
147 main_wait(1000000);
148
```

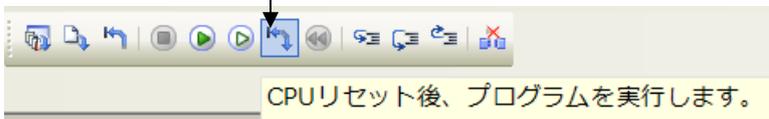
セーブします。



コンパイル&ダウンロードします。



リセット&実行して下さい。



LEDの点滅が遅くなったでしょうか？遅くなったら正常です。プログラムにエラーがあるとダウンロードされません。

以上のように、プログラム開発は「エディタ（プログラム作成）」→「セーブ」→「コンパイル」→「エラーが無いことを確認」→「書き込み」→結果によって頭の「エディタ」に戻る繰り返しになります。

エディタは使い慣れたものでも使用可能です。その場合、CS+のエディタは使えなくなります。

b : ブレークポイント設定、レジスタ、変数参照概要

以下省略

c : 新しいプログラムを作る

以下省略

2. サンプルプログラム

2-1 sample1 出力ポートのON, OFF

```
/*  
*****  
*/  
/* FILE      :sample1.c          */  
/* DATE      :Tue, Feb 11, 2014  */  
/* DESCRIPTION :Main Program     */  
/* CPU TYPE   :RX630             */  
/*  
*/  
/* This file is generated by Renesas Project Generator (Ver.4.53). */  
/* NOTE:THIS IS A TYPICAL EXAMPLE. */  
/*  
*/  
*****  
*/
```

```
#include <machine.h>  
①#include "iodefine.h"  
#include "r_init_clock.h"  
#include "r_init_non_existent_port.h"  
#include "r_init_stop_module.h"
```

```
//#include "typedefine.h"  
#ifdef __cplusplus  
// #include <ios> // Remove the comment when you use ios  
//_SINT ios_base::Init::init_cnt; // Remove the comment when you use ios  
#endif
```

```
void main(void);  
#ifdef __cplusplus
```

```
extern "C" {
void abort(void);
}
#endif
```

```
②void main_wait(long ltime)
{
    while(ltime != 0)
    {
        ltime--;
    }
}
```

```
③void main(void)
{
    /* ---- Disable maskable interrupts ---- */
    clrpsw_i();

    /* ---- Stopping the peripherals which start operations ---- */
    R_INIT_StopModule();

    /* ---- Initialization of the non-existent ports ---- */
    R_INIT_NonExistentPort();

    /* ---- Initialization of the clock ---- */
    R_INIT_Clock();
```

```
④    PORT0. PDR. BYTE = 0xff;           //全部出力 ポート検査用
      PORT1. PDR. BYTE = 0xff;           //全部出力 ポート検査用
      PORT2. PDR. BYTE = 0xff;           //全部出力 ポート検査用
      PORT3. PDR. BYTE = 0x3f;           //全部出力 ポート検査用
```

```
//P36, 37 XTAL, EXTAL を出力ポートに設定してはいけない 外部 xtal 発振しなくなる。
PORT4. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORT5. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORT6. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORT7. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORT8. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORT9. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTA. PDR. BYTE = 0xff;           //全部出力 ポート検査用
```

```

PORTB. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTC. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTD. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTE. PDR. BYTE = 0xff;           //全部出力 ポート検査用

PORTF. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTJ. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTK. PDR. BYTE = 0xff;           //全部出力 ポート検査用
PORTL. PDR. BYTE = 0xff;           //全部出力 ポート検査用

```

```

⑤ while(1)
  {
⑥     PORT0. PODR. BYTE = 0x55;
        PORT1. PODR. BYTE = 0x55;
        PORT2. PODR. BYTE = 0x55;
        PORT3. PODR. BYTE = 0x55;
        PORT4. PODR. BYTE = 0x55;
        PORT5. PODR. BYTE = 0x55;

        PORT6. PODR. BYTE = 0x55;
        PORT7. PODR. BYTE = 0x55;
        PORT8. PODR. BYTE = 0x55;
        PORT9. PODR. BYTE = 0x55;
        PORTA. PODR. BYTE = 0x55;
        PORTB. PODR. BYTE = 0x55;
        PORTC. PODR. BYTE = 0x55;
        PORTD. PODR. BYTE = 0x55;
        PORTE. PODR. BYTE = 0x55;
        PORTF. PODR. BYTE = 0x55;
        PORTJ. PODR. BYTE = 0x55;
        PORTK. PODR. BYTE = 0x55;
        PORTL. PODR. BYTE = 0x55;

⑦     main_wait(1000000);

⑧     PORT0. PODR. BYTE = 0xaa;
        PORT1. PODR. BYTE = 0xaa;
        PORT2. PODR. BYTE = 0xaa;
        PORT3. PODR. BYTE = 0xaa;
        PORT4. PODR. BYTE = 0xaa;
        PORT5. PODR. BYTE = 0xaa;

        PORT6. PODR. BYTE = 0xaa;

```

```

PORT7. PODR. BYTE = 0xaa;
PORT8. PODR. BYTE = 0xaa;
PORT9. PODR. BYTE = 0xaa;
PORTA. PODR. BYTE = 0xaa;
PORTB. PODR. BYTE = 0xaa;
PORTC. PODR. BYTE = 0xaa;
PORTD. PODR. BYTE = 0xaa;
PORTE. PODR. BYTE = 0xaa;
PORTF. PODR. BYTE = 0xaa;
PORTJ. PODR. BYTE = 0xaa;
PORTK. PODR. BYTE = 0xaa;
PORTL. PODR. BYTE = 0xaa;
main_wait(1000000);

}

}

#ifdef __cplusplus
void abort(void)
{

}
#endif

```

【 解説 】

本プログラムは、出荷検査のポート検査用に作られたもので、全てのポートをON、OFFさせています。RX630を外部12.5MHz、8通倍100MHzで動作させています。

①#include "iodefine.h"

各レジスタの定義が入っているヘッダです。

②void main_wait(long ltime)

```

{
    while(ltime != 0)
    {
        ltime--;
    }
}

```

メイン関数で使用するLEDのON, OFF時間を設定するウエイトです。

③void main(void)

{

メインルーチンです。

④ PORT0.PDR.BYTE = 0xff; //全部出力 ポート検査用

ディレクション（方行）レジスタに全ビットに1を立てて、全て出力にしています。0を設定すると入力になります。

⑤ while(1)

{

ここから無限ループです。

⑥ PORT0.PODR.BYTE = 0x55;

0x55を出力しています。0x55=0b01010101です。1ビットおきに1を立てています。

⑦ main_wait(1000000);

ウエイトです。1000000が0になるまで戻ってきません。

⑧ PORT0.PODR.BYTE = 0xaa;

0xaaを出しています。2進数で書くと0b0101010101です。前が0x55でしたが2進数表記では0b01010101となります。お互いを反転させた値をポートに書き込んでいます。

0xaa = ~0x55;

出荷検査は断線、接触を検査しますが、断線は信号が振れないことで検出できます。接触は例えば隣のポート同士が接触していて、この数値を出力すると、どちらかは必ず0で、ハード的に出力が0に収束されるため、信号が上下に振れません。それでエラーが分かるという考え方です。単なるポートのON, OFFであれば0xff、0を交互に書き込めばよいのですが、それでは隣との接触が検出出来ないというわけです。

2-2 sample2 SIO (USB) でパソコンとやりとり

```
/*
*****
/* FILE      :sample1.c
/* DATE      :Tue, Feb 11, 2014
/* DESCRIPTION :Main Program
/* CPU TYPE  :RX630
/*
/* This file is generated by Renesas Project Generator (Ver. 4.53).
/* NOTE:THIS IS A TYPICAL EXAMPLE.
/*
*****

```

```
/*
SIO (USB) でパソコンとやりとり

```

【 動作 】

フリーのターミナルソフト「テラターム」と本基版をUSBケーブルで接続し、やりとりを行います。

【 接続 】 添付のUSBミニケーブルで本基版とパソコンを接続して下さい。

【 事前設定 】 E1プローブをRX630_144 CPUボードのCN3に挿入する。

【 注意 】 「テラターム」はダウンロード、インストールしてください。使い慣れたターミナルソフトがあればそれで結構です。FTDI FT232RLのデバイスドライバは事前にインストールしてください。速度等は9600bps、データ8ビット、パリティノン、ストップ1です。

```
*/
```

```
#include <machine.h>
#include "iodefine.h"
#include "r_init_clock.h"
#include "r_init_non_existent_port.h"
#include "r_init_stop_module.h"
#include "sio_RX630.c"

```

```
unsigned char cf;
```

```
#define CR 0x0d
#define LF 0x0a

```

```
void main(void)
{
    /* ---- Disable maskable interrupts ---- */
    clrpsw_i();

    /* ---- Stopping the peripherals which start operations ---- */
    R_INIT_StopModule();

```

```

/* ---- Initialization of the non-existent ports ---- */
R_INIT_NonExistentPort();

/* ---- Initialization of the clock ---- */
R_INIT_Clock();

//SIO6 USB 動作開始

①      init_rx630_sio();                //SIO(USB) イニシャル

②      char_out6(CR);                  //キャリッジリターン
char_out6(LF);                          //ラインフィード
char_out6('R');                          //USB 1文字出力
char_out6('X');                          //USB 1文字出力
char_out6('6');                          //USB 1文字出力
char_out6('3');                          //USB 1文字出力
char_out6('0');                          //USB 1文字出力
char_out6(' ');                          //USB 1文字出力
char_out6('U');                          //USB 1文字出力
char_out6('S');                          //USB 1文字出力
char_out6('B');                          //USB 1文字出力
char_out6(CR);                          //USB 1文字出力
char_out6(LF);                          //USB 1文字出力

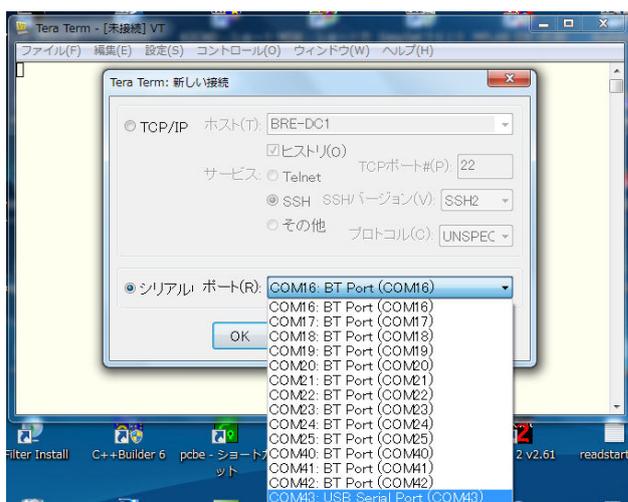
while(1)
{
③      cf = char_in6();                //USB パソコンから1文字入力
char_out6(cf);                          //USB パソコンへ1文字出力
}
}

```

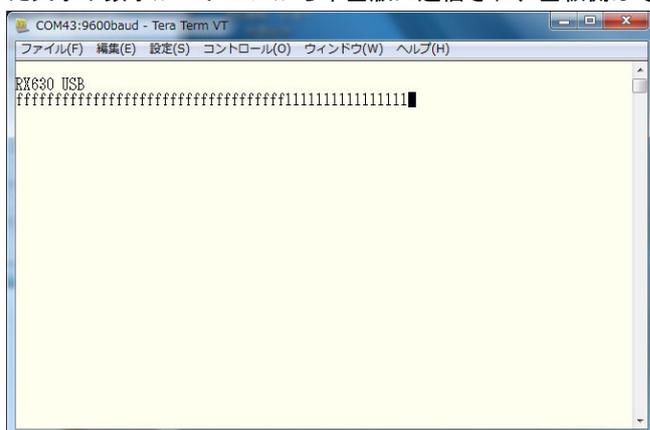
【 解説 】

事前準備として、本基板とパソコンを添付のUSBミニケーブルで接続して下さい。基板に電源が入り、しばらくすると仮想COMの番号が表示されますので、それでテラタームを立ち上げて下さい。

下記例ではCOM43番。9600bpsです。



sample 2 を動作させると画面に RX630 USB と表示されます。パソコンのキーボードで押した文字や数字がパソコンから本基版に送信され、基板側はその文字を返信して、画面に表示されます。



① `init_rx630_sio();` //SIO(USB)イニシャル

SIO の初期化を行っています。関数は `sio_RX630.c` の中にあります。RX の命令の特徴であるレジスタライトプロテクション命令などを使用して作成してあります。詳細は興味のある方向けに最後に示します。

② `char_out6(CR);` //キャリッジリターン

テラターム画面に「RX630 USB」と表示させています。前後に改行、ラインフィードを入れています。

③ `cf = char_in6();` //USB パソコンから1文字入力
`char_out6(cf);` //USB パソコンへ1文字出力

1文字受信して、それを送信しています。

init_rx630_sio () 関数の詳細

```
void init_rx630_sio(void)
{
//SIO1 動作開始

①    SYSTEM.PRCR.WORD = 0xA502;           //レジスタライトプロテクション解除  PRC1
      SYSTEM.MSTPCRB.BIT.MSTPB31 = 0;     //SIO0 モジュールストップ解除
      SYSTEM.MSTPCRB.BIT.MSTPB28 = 0;     //SIO3 モジュールストップ解除
      SYSTEM.MSTPCRB.BIT.MSTPB25 = 0;     //SIO6 モジュールストップ解除
      SYSTEM.PRCR.WORD = 0xA500;         //レジスタライトプロテクション有効

//
②    MPC.PWPR.BIT.BOWI = 0;              //PFS レジスタ書き込み 1
      MPC.PWPR.BIT.PFSWE = 1;            //PFS レジスタ書き込み 2 許可

//SCIO
      MPC.P20PFS.BIT.PSEL = 0xa;         //RXD0 端子割り振り
      MPC.P21PFS.BIT.PSEL = 0xa;         //TXD0 端子割り振り

//SCIO3
      MPC.P25PFS.BIT.PSEL = 0xa;         //RXD3 端子割り振り
      MPC.P23PFS.BIT.PSEL = 0xa;         //TXD3 端子割り振り

//SCIO6
      MPC.P00PFS.BIT.PSEL = 0xa;         //TXD6 端子割り振り マルチピンファン
クシヨン
      MPC.P01PFS.BIT.PSEL = 0xa;         //RXD6 端子割り振り

      MPC.PWPR.BIT.PFSWE = 0;           //PFS レジスタ書き込み 1 禁止
      MPC.PWPR.BIT.BOWI = 1;           //PFS レジスタ書き込み 2 禁止

③    PORT2.PMR.BYTE = 0x2b;             //周辺装置
      PORT0.PMR.BYTE = 0x03;            //周辺装置

//SCIO
      RS232C_0_CN4
      SCIO.SCR.BYTE = 0;                 //クリア
④    SCIO.BRR = 162;                    //ボーレート (50MHz / 32*BPS) -1
                                           //9600≒162, 38400≒40, 115200≒13, 230400≒7, これ以上は駄目でした
      SCIO.SMR.BYTE = 0;
      //8bit, 1-stop, parity-none, async
      SCIO.SCR.BYTE = 0x70;             //シリアルコントロールレジスタクリア、内部ボーレート
                                           //IPR[219]フラグを立てるため、RIE をアクティブにしている

//SCIO3
      RS232C_3_CN5
```

```

SCI3. SCR. BYTE = 0; //クリア
SCI3. BRR = 162; //ボーレート (50MHz / 32*BPS) -1

//9600≒162, 38400≒40, 115200≒13, 230400≒7, これ以上は駄目でした
SCI3. SMR. BYTE = 0;
//8bit, 1-stop, parity-none, async
SCI3. SCR. BYTE = 0x70; //シリアルコントロールレジスタクリア、内部ボーレート
//IPR[219]フラグを立てるため、RIE をアクティブにしている

//SCI6 USB CN8
SCI6. SCR. BYTE = 0; //クリア
SCI6. BRR = 162; //ボーレート (50MHz / 32*BPS) -1

//9600≒162, 38400≒40, 115200≒13, 230400≒7, これ以上は駄目でした
SCI6. SMR. BYTE = 0;
//8bit, 1-stop, parity-none, async
SCI6. SCR. BYTE = 0x70; //シリアルコントロールレジスタクリア、内部ボーレート
//IPR[227]フラグを立てるため、RIE をアクティブにしている
}

```

【 解説 】

以下省略

2-6 三角、対数、平方根関数を使う

```
/*  
*****/  
/*  
/* FILE      :sample6.c  
/* DATE      :Tue, Feb 18, 2014  
/* DESCRIPTION :Main Program  
/* CPU TYPE   :RX630  
/*  
/* This file is generated by Renesas Project Generator (Ver. 4.53).  
/* NOTE:THIS IS A TYPICAL EXAMPLE.  
/*  
*****/  
  
/*  
三角関数
```

【 動作 】 log、sin、ルートの演算を行い、double に浮動小数点格納されます。数値と演算時間を確認します。

【 接続 】 特になし

【 事前設定 】 特になし

【 注意 】 特になし

```
*/  
  
#include <machine.h>  
#include "iodefine.h"  
#include "r_init_clock.h"  
#include "r_init_non_existent_port.h"  
#include "r_init_stop_module.h"  
#include "sio_RX630.c"  
①#include <math.h>  
  
②double d1, d2, d3;  
short s1, s2, s3;  
  
③#define PI 3.14159265  
  
#define CR 0x0d  
#define LF 0x0a
```

省略

```
void main(void)
```

```
{
```

省略 (既説)

```
④          PORT7. PODR. BIT. B0 = 1;          //時間マーカ-ON  
            d1 = log10(10000);  
            PORT7. PODR. BIT. B0 = 0;          //時間マーカ-ON  
  
            PORT7. PODR. BIT. B0 = 1;          //時間マーカ-ON  
            d2 = sin((PI/180)*45);  
            PORT7. PODR. BIT. B0 = 0;          //時間マーカ-ON  
  
            PORT7. PODR. BIT. B0 = 1;          //時間マーカ-ON  
            d3 = sqrt(2);  
            PORT7. PODR. BIT. B0 = 0;          //時間マーカ-ON
```

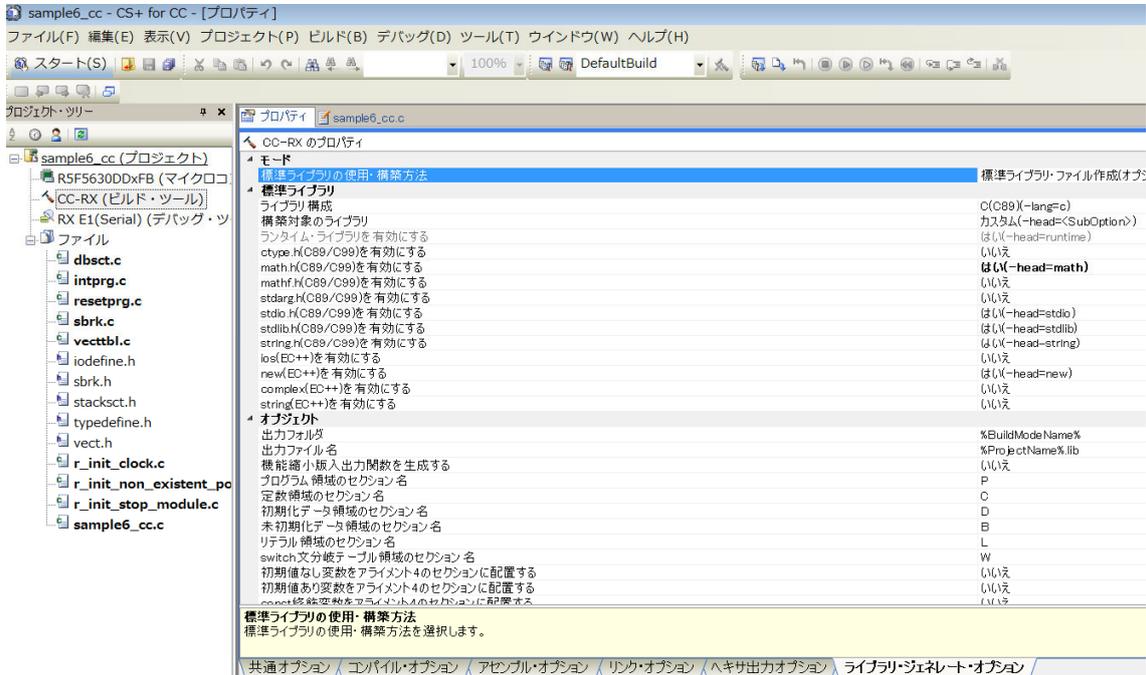
```
⑤          s1 = d1;  
            s2 = d2;  
            s3 = d3;
```

```
            while (1U)  
            {  
  
            }  
  
}
```

【 解説 】

①#include <math.h>

三角関数や、対数、平方根を使うためには`math.h`をインクルードする必要があります。加えて



以下省略

一度「リセット後実行」させ、その後、停止させると右上のワッチウインドウに演算結果が表示されます。

The screenshot shows the Watch window with the following data:

ウォッチ式	値	型情報 (バイト数)	アドレス	メモ
d1	4.000000E+000	float (4)	0x00000418	
d2	7.071068E-001	float (4)	0x0000041c	
d3	1.414214E+000	float (4)	0x00000420	
s1	4 (0x0004)	short (2)	0x00000004	
s2	0 (0x0000)	short (2)	0x00000006	
s3	1 (0x0001)	short (2)	0x00000008	

上から d 1、d 2、d 3 の 10 進数倍精度データです。答えは合っていますね。

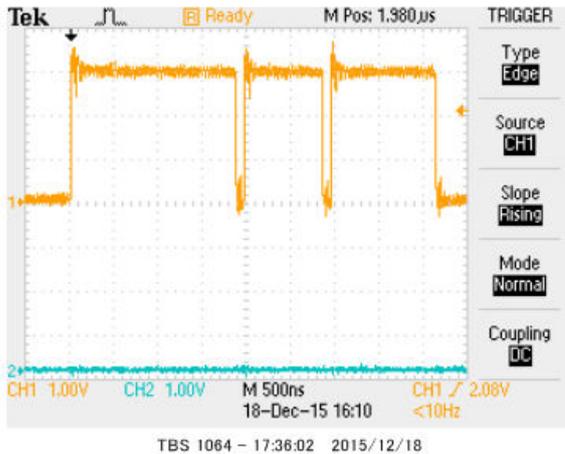
- ⑤
- ```
s1 = d1;
s2 = d2;
s3 = d3;
```

例えば演算結果を DA コンバータに出力する場合、浮動小数点のままでは設定できません。⑤は浮動小数点データを整数の 16 ビットに設定 (キャスト) しています。1000 番地から s 1、s 2、s 3 です。結果を見ると小数点部分が欠落して設定されていることが分かります。(上図 下 s 1、s 2、s

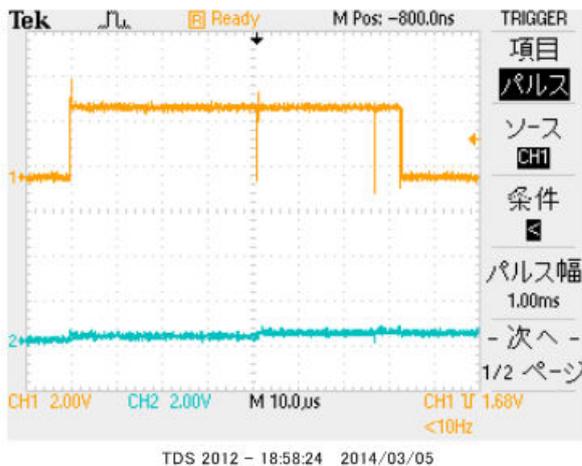
3)

小数点以下何桁まで使用したいか、ということで、doubleデータを加工してからshortに移せば最大の精度、有効数値が得られます。

P70の端子をオシロで観測すると、図のような波形が得られます。logの演算が約1.8μsec、sinが0.8μsec、平方根が1.2μsecくらいでしょうか。



以下はHEW+Cコンパイラの場合なのですが、



P70の端子をオシロで観測すると、図のような波形が得られます。logの演算が約40μsec、sinが26μsec、平方根が5μsecくらいでしょうか。

logで22倍違います！ 同じCPUボード（動作クロック100MHz）でにわかに信じられないような速度の違いが開発環境、Cコンパイラの違いで出ました。

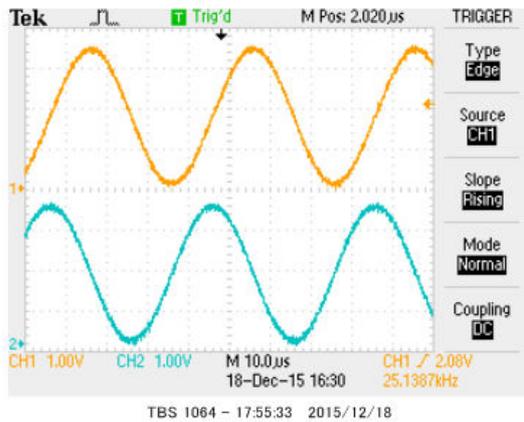
32MHz動作のRL78104マイコンでlog10(10000)が約220μsec、sin(45°)が130μsec、√2が100μsec程度かかるので、演算に関してRXはクロック比以上の劇的な速さが得られるのが分かります。

※RXは倍精度演算の速度です。RL78は単精度演算の速度です。

※RL78の演算、ポート制御は従来のH8、R8Cマイコン等に比べて何倍も高速です。速度比較詳細は無償ダウンロード出来る弊社「RL78104の開発セットマニュアル抜粋」でご確認下さい。

## 2-7 D/Aコンバータ sin、cos 値を出力してみる

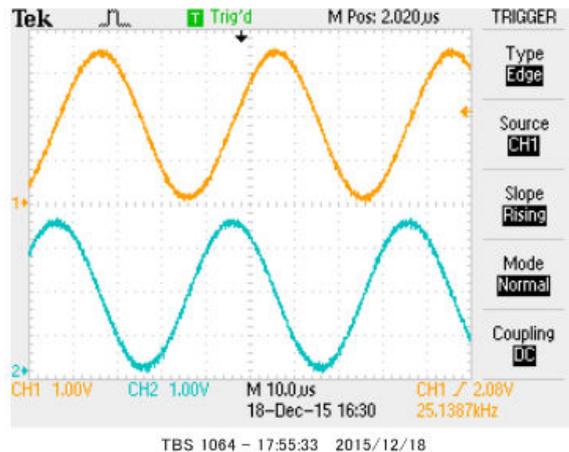
【 動作 】



RX630は分解能10ビットD/A出力を2ch持っています。そこに $\sin()$ 、 $\cos()$ の $0\sim 360^\circ$ を演算し、D/A出力し、電圧をみてみます。いわゆる、正弦波発振器と同じ出力が得られます。

## 以下省略

演算とDA出力を分離したことにより、



25.1387kHzという正弦( $\sin$ )波、余弦( $\cos$ )波が得られました。この周波数はクリスタルの精度で、極めて安定しています。周波数を低くするには1データ出力毎にウェイトを入れることで可能です。人間の可聴帯域はほぼカバーすることが出来ます。CR発振器が苦手な超低周波信号も高精度、高安定で作成できます。

---

WindowsXP®、WindowsVist®、Windows7®はマイクロソフト社の登録商標です。  
フォース®は弊社の登録商標です。

1. 本文章に記載された内容は弊社有限会社ビーリバーエレクトロニクスの調査結果です。
2. 本文章に記載された情報の内容、使用結果に対して弊社はいかなる責任も負いません。
3. 本文章に記載された情報に誤記等問題がありましたらご一報いただけますと幸いです。
4. 本文章は許可なく転載、複製することを堅くお断りいたします。

**お問い合わせ先：**

〒350-1213 埼玉県日高市高萩1141-1

TEL 042(985)6982

FAX 042(985)6720

Homepage : <http://beriver.co.jp>

e-mail : [info@beriver.co.jp](mailto:info@beriver.co.jp)

有限会社ビーリバーエレクトロニクス ©Beyond the river Inc. 20151218